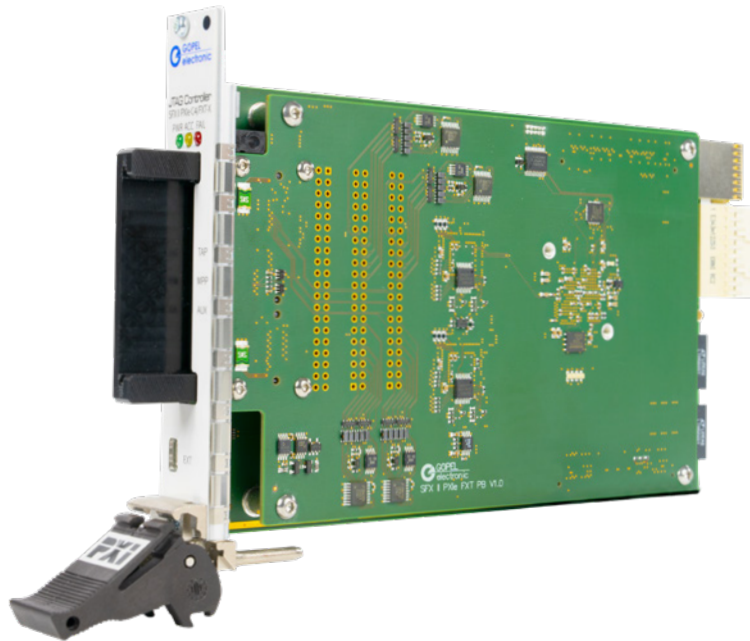




SFX II PXIe C4 / FXT

Multifunktionaler JTAG/Boundary Scan Controller

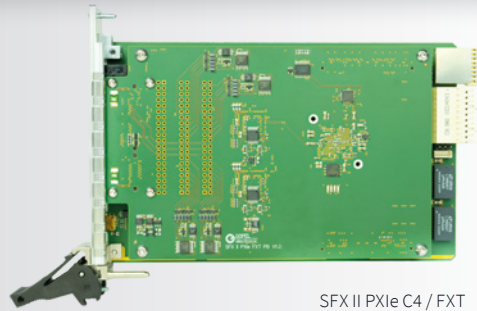


- Hochleistungscontroller für Embedded Test und Programmierung
- hervorragende Flexibilität durch multifunktionale I/O-Kanäle und FPGA-Instrumentierung für Mixed-Signal-Tests und Highspeed-Tests
- unerreichte Modularität und Skalierbarkeit durch konfigurierbare TAP Interface Cards und zusätzliche I/O-Module
- integrierte Kompakteinheit steuerbar über PXI Express Rack

Parameter	
Anzahl der TAP-Slots	4 x SFX II TEM (fest verbaut)
maximale TCK-Frequenz	100 MHz (per Software einstellbar)
parallele I/O-Kanäle	32 Mixed-Signal-Kanäle kombiniert mit FPGA; individuell konfigurierbar als Input, Output, Tri-State; per Software programmierbare VIO 0,9 - 3,6 V (4 Gruppen mit 8 I/O)
Anschluss von I/O-Modulen	über Extension-Schnittstelle
integrierte Technologien	SPACE™, HYSCAN™, ADYCS™, ChipVORX®, FastScale™

Embedded Test

- Support neuester Technologien wie Processor Emulation Test, FPGA Assisted Test und Embedded Diagnostics Test
- Synchronisation mit den multifunktionalen I/O-Kanälen und ChipVORX-FPGA-Instrumenten



SFX II PXIe C4 / FXT

Leistungsfähigkeit

- Einsatz eines modernen FPGA
- Betrieb mit bis zu 100 MHz an allen TAP simultan
- Betrieb mit bis zu 100 MHz an I/O-Kanälen
- Support für Gang-Operationen

Embedded Programmierung

- Highspeed-Programmierung von Flashkomponenten wie NAND, NOR, SPI, I²C, eMMC, usw. (auch über I/O)
- universelle Programmierung von µControllern
- Programmierung von FPGA/PLD

SFX II PXIe C4 / FXT

Flexibler Controller für Embedded Test und Programmierung

Software

- Integration in Embedded JTAG Solutions Plattform SYSTEM CASCON™
- Plug-and-Play-Integration in 3rd Party Systeme
- offener Mix von Test- und Programmierprozeduren in einer Umgebung

Erweiterbarkeit

- Unterstützung von I/O-Modulen
- skalierbare Anzahl von einem bis vier TAPs
- Schnittstellen für zusätzliche Debug- und Steuerkomponenten

Adaptierbarkeit

- problemlose Überbrückung von bis zu vier Meter großen Distanzen zum Target ohne TCK-Reduktion
- Software-parametrisierbare I/Os (Slewrates, Impedanz, Terminierung)
- Software-selektierbare Protokolle (JTAG, DAP, COP, SWD, UART, BDM, SBW)

• Made in Germany