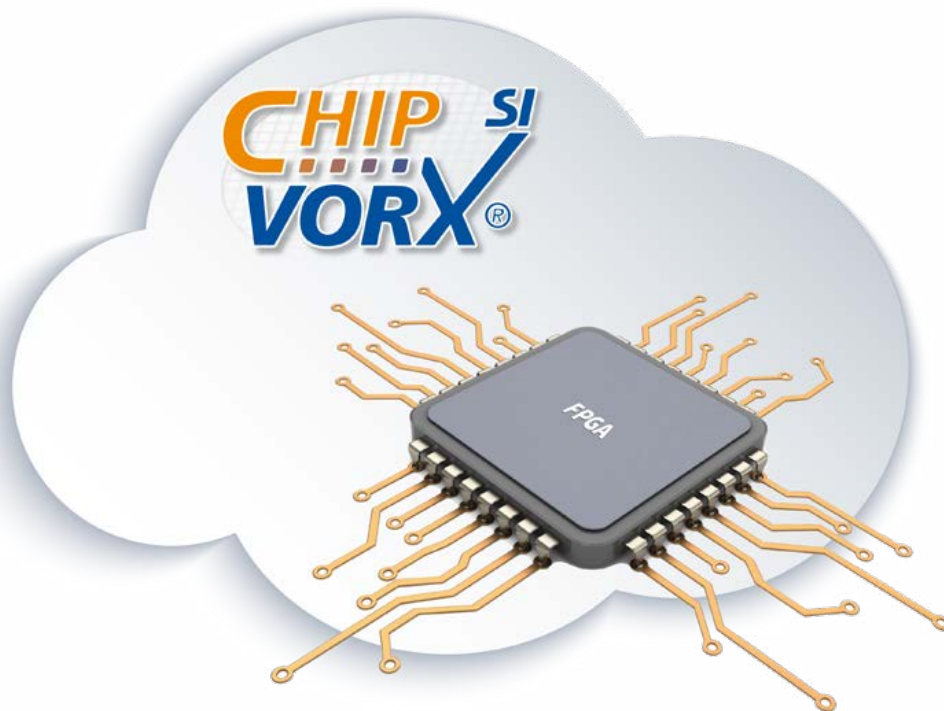




ChipVORX Synthetic Instruments

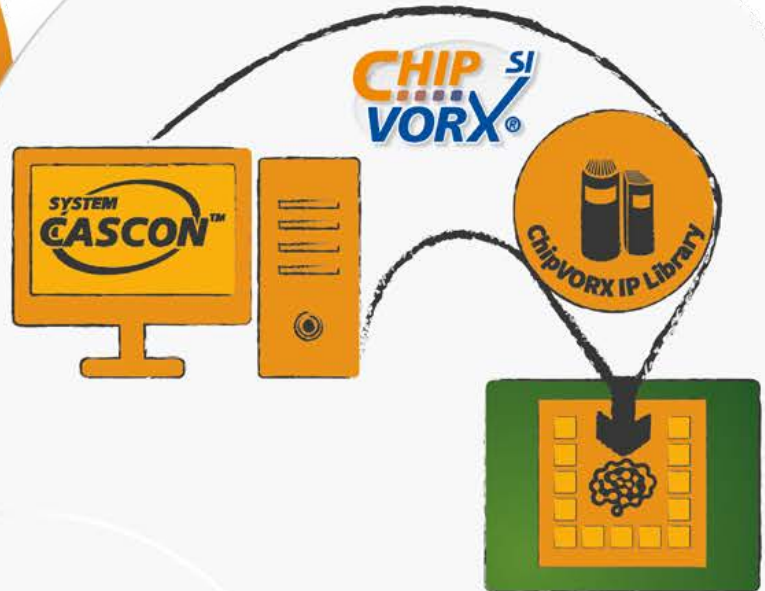
FPGA-Testdesigns konfigurieren
statt Programmieren



- Technologie für die universelle chip-embedded FPGA-Steuerung
- Realtime Interconnection-, Stress- und Margin-Test für DDR 2,3,4
- High-Speed Flash-Programmierung
- Ethernet Stress Test und viele weitere Instrumente
- individuelle Synthetische Instrumentierung optimiert auf Ihr Design
- einfache Konfiguration & Synthetisierung ohne notwendiges Expertenwissen
- vollständig integriert in die SYSTEM CASCON Tool-Suite

Verfügbare Funktionen

- universelle Frequenzmessung / Ereigniszähler
- Realtime RAM-Interconnection-, Stress-, Margin-Test (DDR2/3/4)
- Flash-Programmierung
- Ethernet Stress Test (Frame Error Rate Test)
- Bit Error Rate-Test
- Augen-/Shmoo-Diagramme
- IO-Konditionierung, IEEE 1149.8.1, CAN/LIN + Stress Test, UART, HDMI, DisplayPort und weitere Instrumente



Steuerung von

- IEEE 1687 Instrumenten
- IEEE 1149.1 Instrumenten
- proprietären Instrumenten
- konfigurierbaren Instrumenten (FPGA)
- interaktiven Tests mit Boundary Scan



Rekonfigurierbare IPs

- Anpassung an die Zielapplikation

Synthetische Instrumentierung

- optimierte Instrumentenleistung (DDR3/4 Realtime Test)
- weitere Gerätetypen (DDR-Margentests)
- kombinierte Instrumente in eine einzige IP

Hohe Leistungskraft

- bis zu Faktor 100 schneller als Boundary Scan

ChipVORX SI

FPGA-Testdesigns konfigurieren statt Programmieren

FPGA Unterstützung für

- Intel/Altera
- Lattice
- Xilinx
- etc.

🇩🇪 Made in Germany