

AGENDA

Embedded JTAG Solutions Schnuppertag
am 14. September 2017 in Jena

Donnerstag, 14. September 2017, Leuchtenburg

- | | |
|-----------|--|
| 10:00 Uhr | Firmenvorstellung |
| 10:30 Uhr | Einführung in Embedded JTAG Solutions <ul style="list-style-type: none">- Grundlagen- Design for Testability- Effektive On-Board-Programmierung- Einsatzmöglichkeiten vom Design bis zur Serie |
| 12:30 Uhr | Mittagspause |
| 13:30 Uhr | Kombination/Integration mit verschiedenen Testverfahren <ul style="list-style-type: none">- ICT, Flying Probe, Funktionstest und End-of-Line |
| 14:00 Uhr | praktische Demonstration <ul style="list-style-type: none">- Live-Projekterstellung- Prototype Verifikation / Handhabung des Debuggers- Testabdeckungsanalyse in Layout und Schaltplan |
| 15:30 Uhr | Beantwortung von Fragen / Diskussionsrunde / Firmenrundgang |
| 16:00 Uhr | Ende der Veranstaltung |

Zielgruppe

Entwickler und Prüfengeure